**Programa APCI-SBMicro**

**Chamada de Propostas para Prototipar ASIC**

Condições para a chamada:

* Ser membro do programa APCI
* Submissão em nome do professor contato do programa na instituição ou com sua anuência. Sugerimos que sejam integrados mais circuitos no mesmo mini@sic die se possível, para melhor aproveitamento da área mínima.
* Data limite para submissão: 31/10/2021
* Data limite para tape-out: 30/06/2022
* Tecnologia sugerida: TSMC 180nm, mini@sic de 3 mm2.
* Tecnologia adicional possível, se bem justificada tecnicamente: TSMC 65nm, mini@sic de 1 mm2
* Checar datas das corridas no site da Europractice: <https://europractice-ic.com/>
* Enviar Formulário de submissão a [sbmicro@sbmicro.org.br](mailto:sbmicro@sbmicro.org.br) e cc para [jacobus@unicamp.br](mailto:jacobus@unicamp.br)
* Lançamento da chamada em 22 de setembro de 2021.

**FORMULÁRIO**

Nome da Universidade e Faculdade:

Nome do(s) Orientador(es)

Lista de nomes dos alunos envolvidos no projeto com seu nível de estudo em andamento

Compromisso de mencionar o apoio do Programa APSI-SBMicro, projeto CNPq no. 404331/2020-3 ( ).

Descrição do ASIC:

* Acrônimo do Chip: APCI\_UXXX\_Analog (exemplo de modelo a ser usado)
* Motivação, relevância e aplicação.
* Novidade do projeto comparado ao que já existe
* Tecnologia e área requerida
* Data de tape-out previsto (ver calendário Europractice)
* Metodologia de medidas e disponibilidade e/ou acesso aos equipamentos necessários (descrever)
* Resultados esperados
* Necessidade de packaging e tipo